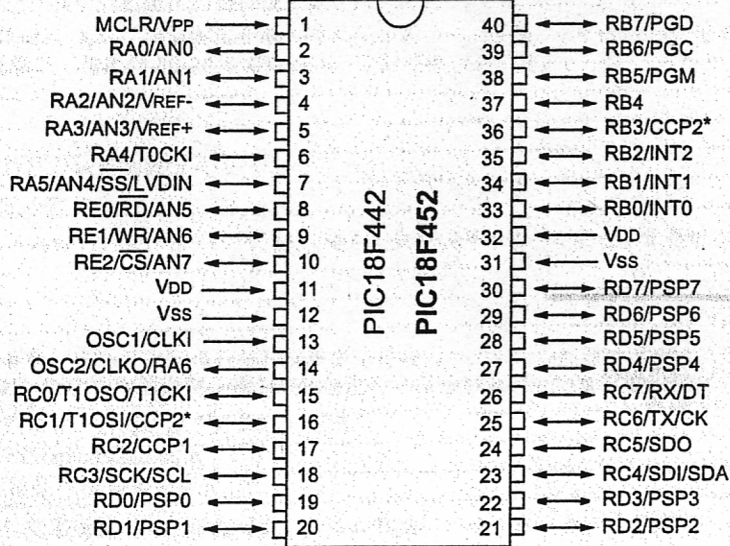


PIC18FXX2

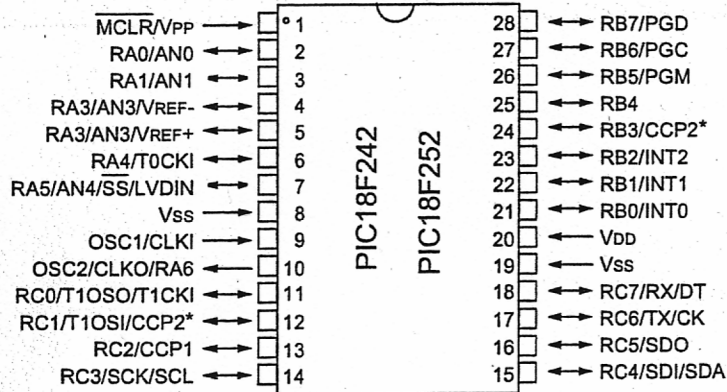
引脚图 (续)

DIP



注 引脚与 40 引脚的 PIC16C7X 器件兼容。

DIP, SOIC



*RB3 与 CCP2 复用同一个引脚。